**¿Que es una interrupción de hardware?**

**R = Interrupción** (también conocida como **interrupción de hardware** o **petición de interrupción**) es una señal recibida por el [procesador](http://es.wikipedia.org/wiki/Microprocesador) de un [ordenador](http://es.wikipedia.org/wiki/Ordenador), indicando que debe "interrumpir" el curso de ejecución actual y pasar a ejecutar código específico para tratar esta situación. Una interrupción es una suspensión temporal de la ejecución de un proceso, para pasar a ejecutar una subrutina de [servicio de interrupción](http://es.wikipedia.org/w/index.php?title=Servicio_de_interrupci%C3%B3n&action=edit&redlink=1), la cual, por lo general, no forma parte del programa (generalmente perteneciente al [sistema operativo](http://es.wikipedia.org/wiki/Sistema_operativo), o al [BIOS](http://es.wikipedia.org/wiki/BIOS)). Luego de finalizada dicha subrutina, se reanuda la ejecución del programa.



**¿Qué es interrupción enmascarable?**

R= Una interrupción enmascarable tiene la característica que si el microprocesador ejecuta una instrucción de deshabilitar interrupción,(DI), cualquier señal de control en la línea de interrupción será ignorado o enmascarada (masked out). El procesador se mantendrá sin hacer caso a la línea de la interrupción enmascarable (EI) sea ejecutada.

**¿Que es una interrupción no enmascarable?**

R= Una **interrupción no enmascarable** (o **NMI**) es un tipo especial de [interrupción](http://es.wikipedia.org/wiki/Interrupci%C3%B3n) usada en la mayoría de los [microordenadores](http://es.wikipedia.org/wiki/Microordenador) como el [IBM PC](http://es.wikipedia.org/wiki/IBM_PC) y el [Apple II](http://es.wikipedia.org/wiki/Apple_II).

Una interrupción no enmascarable causa que la [CPU](http://es.wikipedia.org/wiki/CPU) deje lo que está haciendo, cambie el puntero de instrucción para que apunte a una dirección particular y continúe ejecutando el código de esa dirección. Se diferencia de los otros tipos de [interrupción](http://es.wikipedia.org/wiki/Interrupci%C3%B3n) en que los programadores no pueden hacer que la [CPU](http://es.wikipedia.org/wiki/CPU) las ignore, aunque algunos ordenadores pueden por medios externos bloquear esa señal, dando un efecto similar al resto de las interrupciones.